

30.10.03

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

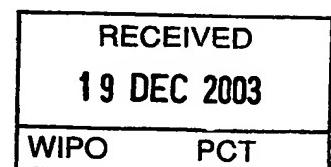
This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日  
Date of Application: 2002年11月29日

出願番号  
Application Number: 特願2002-348883

[ST. 10/C]: [JP2002-348883]

出願人  
Applicant(s): ローム株式会社

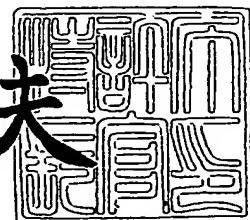


PRIORITY DOCUMENT  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(a) OR (b)

2003年12月 8日

特許庁長官  
Commissioner,  
Japan Patent Office

今井康夫



【書類名】 特許願  
【整理番号】 PR200321  
【提出日】 平成14年11月29日  
【あて先】 特許庁長官殿  
【国際特許分類】 H01C 7/00  
【発明の名称】 チップ抵抗器の製造方法およびそれに用いられるフレーム  
【請求項の数】 6  
【発明者】  
【住所又は居所】 京都市右京区西院溝崎町21番地 ローム株式会社内  
【氏名】 塚田 虎之  
【発明者】  
【住所又は居所】 京都市右京区西院溝崎町21番地 ローム株式会社内  
【氏名】 三輪 忠穂  
【特許出願人】  
【識別番号】 000116024  
【氏名又は名称】 ローム株式会社  
【代理人】  
【識別番号】 100086380  
【弁理士】  
【氏名又は名称】 吉田 稔  
【連絡先】 06-6764-6664  
【選任した代理人】  
【識別番号】 100103078  
【弁理士】  
【氏名又は名称】 田中 達也

## 【選任した代理人】

【識別番号】 100105832

## 【弁理士】

【氏名又は名称】 福元 義和

## 【選任した代理人】

【識別番号】 100117167

## 【弁理士】

【氏名又は名称】 塩谷 隆嗣

## 【選任した代理人】

【識別番号】 100117178

## 【弁理士】

【氏名又は名称】 古澤 寛

## 【手数料の表示】

【予納台帳番号】 024198

【納付金額】 21,000円

## 【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0109316

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 チップ抵抗器の製造方法およびそれに用いられるフレーム

【特許請求の範囲】

【請求項1】 表裏面および一対の側面を有して一定方向に延びた複数の板状部と、これら複数の板状部を支持する支持部とを備えた導電性部材からなるフレームを準備し、

上記各板状部の表裏面のいずれか一方に、上記一定方向に間隔を隔てて並んだ複数の電極とこれら複数の電極間領域に位置する第1の絶縁層とを形成するとともに、上記各板状部の一対の側面に第2の絶縁層を形成することにより、複数のバー状の抵抗器集合体を作製する工程と、

上記各板状部を複数のチップ状の抵抗体とするように、上記各抵抗器集合体を複数のチップ抵抗器に分割する工程と、

を有していることを特徴とする、チップ抵抗器の製造方法。

【請求項2】 上記各板状部の一対の側面に第2の絶縁層を形成する工程は、上記各板状部と上記フレームの支持部との連接部を捩じり変形させることによって上記各板状部をその長手方向に延びる軸線周りに回転させた状態で行なう、請求項1に記載のチップ抵抗器の製造方法。

【請求項3】 上記フレームとしては、上記連接部が上記板状部よりも幅狭に形成されたものを用いる、請求項2に記載のチップ抵抗器の製造方法。

【請求項4】 上記抵抗器集合体を複数のチップ抵抗器に分割する前に、上記各板状部の表裏面のうち、上記第1の絶縁層が形成されている面とは反対の面に、第3の絶縁層を形成する工程をさらに有している、請求項1ないし3のいずれかに記載のチップ抵抗器の製造方法。

【請求項5】 上記バー状の抵抗器集合体を作製する工程は、上記各板状部に上記第1ないし第3の絶縁層を形成した後に、メッキ処理によって上記複数の電極を形成する工程を含んでいる、請求項4に記載のチップ抵抗器の製造方法。

【請求項6】 表裏面および一対の側面を有して一定方向に延びた複数の板状部と、これら複数の板状部を支持する支持部とを備えている導電性部材からなるフレームであって、

上記各板状部と上記支持部との連接部は、上記板状部よりも幅狭に形成されていることを特徴とする、フレーム。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本願発明は、チップ抵抗器の製造方法およびそれに用いられるフレームに関する。

##### 【0002】

##### 【従来の技術】

従来のチップ抵抗器の一例としては、図15に示すようなものがある（特許文献1参照）。図示されたチップ抵抗器Bは、金属製のチップ状の抵抗体90の下面90bに、一対の電極91が空隙部93を介して離間して設けられた構成をしている。各電極91の下面には、実装時のハンダ付け性を良くするための手段として、ハンダ層92が形成されている。

##### 【0003】

このチップ抵抗器Bは、図16に示すような方法により製造される。まず、同図(a)に示すように、抵抗体90および電極91のそれぞれの材料として、2枚の金属板90'，91'を準備し、同図(b)に示すように、金属板90'の下面に金属板91'を重ね合わせて接合する。次いで、同図(c)に示すように、金属板91'の一部を機械加工によって切削し、空隙部93を形成する。その後は、同図(d)に示すように、金属板91'の下面にハンダ層92'を形成してから、同図(e)に示すように、金属板90'，91'を切断する。このことにより、チップ抵抗器Bが製造される。

##### 【0004】

##### 【特許文献1】

特開2002-57009号公報（図1，図3）

##### 【0005】

##### 【発明が解決しようとする課題】

上記したチップ抵抗器Bは、抵抗体90の下面90bのうち、一対の電極91

間の領域や、抵抗体90の各側面90cは絶縁保護されていない構造となっている。このため、ハンダを利用してチップ抵抗器Bを所望箇所に面実装するときは、各電極91の下方からはみ出したハンダの一部が、抵抗体90の下面90bや各側面90cに付着する場合があった。このような事態が生じたのでは、抵抗値に大きな誤差が生じ、チップ抵抗器Bを利用して構成される電気回路の仕様に狂いを生じてしまう。このような不具合は、チップ抵抗器Bの低抵抗化が図られて、抵抗値の誤差を少なくする必要性が高くなるほどより深刻となる。

#### 【0006】

また、上記従来技術においては、チップ抵抗器Bの製造作業が煩雑であり、その生産性が悪いという不具合もあった。より具体的には、従来においては、空隙部93の形成は、機械加工により行なっている。また、その加工は、一対の電極91間の寸法s5を精度良く仕上げなければならない。このため、上記加工はかなり慎重に行なう必要があり、チップ抵抗器Bの生産性が悪くなっていた。さらに、上記従来技術においては、切削加工を経てチップ抵抗器Bが製造されるために、その切削加工精度に起因する電極間抵抗値の誤差も発生していた。

#### 【0007】

本願発明は、上記した事情のもとで考え出されたものであって、抵抗体へのハンダ付着に起因して抵抗値に誤差が発生するといった不具合を解消し、または抑制することが可能なチップ抵抗器を効率良く、かつ適切に製造することが可能なチップ抵抗器の製造方法を提供することを課題としている。また、本願発明は、そのようなチップ抵抗器の製造方法の実施に好適な製造用フレームを提供することを他の課題としている。

#### 【0008】

##### 【発明の開示】

上記の課題を解決するため、本願発明では、次の技術的手段を講じている。

#### 【0009】

本願発明の第1の側面によって提供されるチップ抵抗器の製造方法は、表裏面および一対の側面を有して一定方向に延びた複数の板状部と、これら複数の板状部を支持する支持部とを備えた導電性部材からなるフレームを準備し、上記各板

状部の表裏面のいずれか一方に、上記一定方向に間隔を隔てて並んだ複数の電極とこれら複数の電極間領域に位置する第1の絶縁層とを形成するとともに、上記各板状部の一対の側面に第2の絶縁層を形成することにより、複数のバー状の抵抗器集合体を作製する工程と、上記各板状部を複数のチップ状の抵抗体とするように、上記各抵抗器集合体を複数のチップ抵抗器に分割する工程と、を有していることを特徴としている。

#### 【0010】

本願発明によれば、チップ状の抵抗体の表裏いずれかの片面に複数の電極が設けられているとともに、その電極間領域と上記抵抗体の一対の側面とが第1および第2の絶縁層によって被覆された構造をもつチップ抵抗器が製造される。このような構造のチップ抵抗器においては、抵抗体の上記した片面や一対の側面にハンダが誤って付着する虞れが無くなる。したがって、抵抗体への不当なハンダ付着に起因して抵抗値に大きな誤差が発生しないようにし、チップ抵抗器を利用して構成される電気回路の仕様に大きな狂いが生じるといったことが適切に解消される。

#### 【0011】

また、本願発明によれば、従来技術とは異なり、複数の電極どうしが第1の絶縁層によって仕切られた構造とすることができます、それら複数の電極を形成するための手段としては、切削手段を用いる必要はない。このため、従来技術とは異なり、抵抗体が不当に切削されるといったことを回避し、抵抗体を所望の正確なサイズにすることも簡単に行なえることとなる。その結果、本願発明によれば、電極間抵抗値の誤差が非常に小さく、品質が非常に高いチップ抵抗器を製造することが可能となる。

#### 【0012】

さらに、本願発明によれば、上記フレームの各板状部からチップ抵抗器を複数個取りすることができるので加え、第2の絶縁層の形成作業については、チップ抵抗器の複数個分に相当する作業を一括して行なうことができるために、チップ抵抗器の生産効率が良く、生産コストの低減化が可能である。

#### 【0013】

本願発明の好ましい実施の形態においては、上記各板状部の一対の側面に第2の絶縁層を形成する工程は、上記各板状部と上記フレームの支持部との連接部を捩じり変形させることによって上記各板状部をその長手方向に延びる軸線周りに回転させた状態で行なう。このような構成によれば、上記各板状部を上記軸線周りに回転させたときに、その側面の向きが変更され、また上記各板状部の側面近傍部分を上記フレームの支持部から上記フレームの厚み方向に突出させた格好にすることもできる。したがって、上記各板状部の側面に第2の絶縁層を形成する作業の容易化を図ることが可能となる。

#### 【0014】

本願発明の好ましい実施の形態においては、上記フレームとしては、上記連接部が上記板状部よりも幅狭に形成されたものを用いる。このような構成によれば、上記各連結部が捩じり変形し易くなり、上記各板状部を容易に回転させることができる。

#### 【0015】

本願発明の好ましい実施の形態においては、上記抵抗器集合体を複数のチップ抵抗器に分割する前に、上記各板状部の表裏面のうち、上記第1の絶縁層が形成されている面とは反対の面に、第3の絶縁層を形成する工程をさらに有している。このような構成によれば、抵抗体の表面が第3の絶縁層によって絶縁保護されたチップ抵抗器が得られることとなる。

#### 【0016】

本願発明の好ましい実施の形態においては、上記バー状の抵抗器集合体を作製する工程は、上記各板状部に上記第1ないし第3の絶縁層を形成した後に、メッキ処理によって上記複数の電極を形成する工程を含んでいる。このような構成によれば、上記複数の電極をメッキ処理によって一括して容易に形成することができる。

#### 【0017】

本願発明の第2の側面によって提供されるフレームは、表裏面および一対の側面を有して一定方向に延びた複数の板状部と、これら複数の板状部を支持する支持部とを備えている導電性部材からなるフレームであって、上記各板状部と上記

支持部との連接部は、上記板状部よりも幅狭に形成されていることを特徴としている。

### 【0018】

このような構成を有するフレームは、本願発明の第1の側面によって提供されるチップ抵抗器の製造方法の実施に好適に使用することができる。とくに、上記各連接部が幅狭に形成されているために、上記各連接部を捩じり変形させて上記各板状部を回転させる作業が容易に行なえるものとなる。

### 【0019】

本願発明のその他の特徴および利点については、以下に行う発明の実施の形態の説明から、より明らかになるであろう。

### 【0020】

#### 【発明の実施の形態】

以下、本願発明の好ましい実施の形態について、図面を参照しつつ具体的に説明する。

### 【0021】

チップ抵抗器の製造に際しては、たとえば図1に示すようなフレームFを予め準備する。このフレームFは、チップ抵抗器の抵抗体材料となるものであり、Ni-Cu系合金、Cu-Mn系合金、あるいはNi-Cr系合金などの金属製である。ただし、その具体的な材質は限定されるものではなく、最終的に得ようとするチップ抵抗器の抵抗体の材質に応じて適宜選択される。

### 【0022】

フレームFは、矩形枠状の支持部19と、この支持部19に支持された複数の板状部1Aとを有している。支持部19には、このフレームFを所望の箇所に位置決め固定するのに利用するための適当なサイズの貫通孔（図示略）を設けた構成とすることもできる。各板状部1Aは、最終的にはチップ抵抗器の抵抗体となる部分であり、その長手方向の略全長域にわたって各所の幅および厚みが一定とされた帯状あるいは長矩形状である。複数の板状部1Aは、フレームFに形成された複数のスリット18のそれぞれを介して各板状部1Aの幅方向に略平行に並んでいる。板状部1Aの長手方向両端部と支持部19とを繋ぐ連接部17の幅W

1は、各板状部1Aの幅W2よりも小さく形成されている。

### 【0023】

フレームFは、金属製プレートから製造することができる。すなわち、たとえば図2に示すようなプレートPにパンチングを施すことにより、複数のスリット18を貫通させて形成すると、これによりフレームFが得られる。また、パンチングに代えて、たとえばエッティング処理によってスリット18を形成した場合も同様であり、スリット18を形成する手段としては種々の手段を用いることが可能である。チップ抵抗器のメーカーがフレームFを準備する場合、このフレームFを自社において製造してもよいが、これに代えて、たとえば他社から購入してもよいことは勿論である。図1(a)においては、フレームFに4つの板状部1Aが設けられているに過ぎないが、これは理解の容易のためであり、チップ抵抗器の生産性を高める観点からすると、1つのフレームFに多数の板状部1Aが設けられることとなる。

### 【0024】

次に、上記したフレームFを用いてチップ抵抗器を製造する方法の一例について、図3～図6を参照して説明する。

### 【0025】

まず、図3(a)に示すように、各板状部1Aの上向きの片面10aの全体に絶縁層2C'を形成する。図面においては、支持部19上にも絶縁層2C'が形成されているが、この支持部19上には形成する必要はない。絶縁層2C'の形成は、たとえばエポキシ樹脂をベタ塗り状に厚膜印刷して行なう。必要に応じて、この絶縁層2C'の表面には標印を施すことができる。

### 【0026】

次いで、同図(b)に示すように、フレームFを表裏反転させてから、各板状部1Aの上向きとなった面10bに、複数の絶縁層2Aを各板状部1Aの長手方向に一定間隔で並ぶように形成する。各絶縁層2Aは、各板状部1Aと同一幅を有する矩形状である。各絶縁層2Aの形成は、絶縁層2C'の形成に用いたのと同一の樹脂および装置を用いて厚膜印刷により行なう。このようにすれば、複数種類の材料や装置を用いる場合と比較して、チップ抵抗器の製造コストを削減する

のに好ましい。また、上記厚膜印刷の手法によれば、各絶縁層 2A を所望のサイズに正確に仕上げることができる。

### 【0027】

板状部 1A の一対の側面 10c には、後述するように絶縁層 2B' を形成するが、そのための前準備として、図 4 (c) に示すように、各板状部 1A をその長手方向に延びる軸線 C 1 周りの矢印 N 1 方向に略 90 度回転させる。この回転は、連接部 17 を捩じり変形させることにより行なう。ただし、連接部 17 は、板状部 1A と比較して幅狭であるため、この連接部 17 は捩じり変形し易く、板状部 1A を簡単に回転させることが可能である。

### 【0028】

このように各板状部 1A を回転させると、一対の側面 10c のそれぞれは、その向きが変わり、しかも支持部 19 の表面よりも上方、または裏面よりも下方に位置することとなる。このため、たとえば同図 (d) に示すように、絶縁膜形成用の液状の塗料 2B" に板状部 1A の側面 10c を接触させることによってこの側面 10c に塗料 2B" を塗布するといった作業が簡単に、かつ適切に行なえることとなる。塗布された塗料 2B" の乾燥硬化により、図 5 (e) に示すように、各板状部 1A の一対の側面 10c には、絶縁層 2B' が適切に形成される。もちろん、絶縁層 2B' は、塗料を塗布するのとは異なる手法で形成することができる。絶縁層 2B' の形成後には、各板状部 1A を逆回転させて元の姿勢に戻しておく。ただし、以降の電極形成や各板状部 1A の切断作業は、各板状部 1A が図 4 (c) に示されたような回転状態であっても実施可能であり、各板状部 1A を元の姿勢に戻す工程を省略し、全体の工程数の減少を図ってもかまわない。

### 【0029】

次いで、図 5 (f) に示すように、各板状部 1A の片面 10b のうち、絶縁層 2A どうしの間の領域に、電極 3A' とハンダ層 39A' とを順次形成する。電極 3A' の形成はたとえば銅メッキにより行なう。メッキ処理によれば、電極 3A' と絶縁層 2A との間に隙間を生じさせないようにして、隣り合う絶縁層 2A 間の領域に電極 3A' を均一に形成することが可能である。電極 3A' の厚みは、絶縁層 2A の厚みよりも大きくする。ハンダ層 39A' の形成も電極 3A' と同様に、たとえば

メッキ処理によって行なう。このように、電極3A' とハンダ層39A' とを形成することにより、チップ抵抗器が板状部1A の長手方向に一体的に繋がった構成に相当するバー状の抵抗器集合体A' が得られることとなる。もちろん、本願発明においては、このような工程に代えて、電極3A' の形成後にハンダ層39A' を形成することなく、後述するようなチップ化を図った後に、ハンダ層の形成工程を行なうようにしてもかまわない。

### 【0030】

その後は、図6に示すように、バー状の各抵抗器集合体A' を同図の仮想線C2で示す箇所において切断し、複数のチップ抵抗器Aに分割する。各チップ抵抗器Aは、板状部1Aが切断されたチップ状の抵抗体1と、電極3A' およびハンダ層39A' が切断された電極3およびハンダ層39と、絶縁層2Aと、絶縁層2B'，2C'が切断された絶縁層2B，2Cとを備えたものとなる。

### 【0031】

より詳しくは、チップ抵抗器Aは、図7～図10に示すように、チップ状の抵抗体1の裏面10bに、互いに間隔を隔てた一対の電極3およびこれに積層した一対のハンダ層39が設けられ、かつ一対の電極3間には絶縁層2Aが設けられた構成となる。各電極3の厚みt1は、絶縁層2Aの厚みt2よりも大きいものとなっている。抵抗体1の表面10aは、絶縁層2Cにより覆われているとともに、抵抗体1の各側面10cは、絶縁層2Bにより覆われたものとなる。抵抗体1の両端面10dは非被覆状態の露出面となる。

### 【0032】

各電極3は、絶縁層2Aの幅方向の端面20との間に隙間が生じないように端面20に接している。このことにより、一対の電極3の間隔は、絶縁層2Aによって規定されており、絶縁層2Aの幅s1と同一の寸法となっている。図8においては、電極3やハンダ層39の端部を概略的に示しているが、これら電極3やハンダ層39はメッキにより形成されているために、実際には、図9の符号n1で示すように、それらの一部分は絶縁層2A上にオーバラップしている。ただし、このオーバラップしている部分自体は、抵抗体1の裏面10bに直接接触している訳ではないため、抵抗体1の電極間抵抗値に誤差を生じさせる要因にはなら

ない。

### 【0033】

チップ抵抗器Aは、所望の実装対象領域に対し、たとえばハンダリフローの手法を用いて面実装される。このハンダリフローの手法では、実装対象領域に設けられている端子上にクリームハンダを塗布してから、その上に各電極3を接触させるようにチップ抵抗器Aを載置した状態で、リフロー炉を利用して加熱する。各電極3は、絶縁層2Aの下面よりも下方に突出しているために、各電極3の下面へのハンダ付着の確実化が図られる。

### 【0034】

上記面実装時には、ハンダが上記端子からはみ出す場合がある。これに対し、抵抗体1の裏面10bの電極3間の領域と抵抗体1の各側面10cとは、絶縁層2A, 2Bにより覆われているために、抵抗体1のそれらの面にハンダが直接付着することはない。したがって、抵抗体1に対する不当なハンダ付着に起因して抵抗値誤差が発生することはない。また、抵抗体1の表面10aは絶縁層2Cによって覆われているために、この表面10aと他の部材や機器との間に不当な電気導通が生じることも防止される。一方、抵抗体1の一対の端面10dは露出しているために、この端面10dに対してはハンダを付着させることによりハンダフィレットを形成し、ハンダ接合強度を高めることが可能である。このハンダフィレットを確実に形成させるための手段として、ハンダ層39と一体または別体のハンダ層を端面10dに形成してもかまわない。

### 【0035】

抵抗体1は、図1に示したフレームFの板状部1Aを切断することにより形成されたものであるが、そのサイズについては高い寸法精度に仕上げることが可能である。また、一対の電極3間の寸法s1は、絶縁層2Aの幅と一致するが、この絶縁層2Aは厚膜印刷によってかなり高い寸法精度で形成することが可能であるから、上記寸法s1も高い精度で所望の寸法に仕上げることができる。このように、抵抗体1のサイズおよび一対の電極3間の寸法s1が高い精度に仕上げられていれば、このチップ抵抗器Aの電極間抵抗値の誤差を非常に小さくすることが可能である。したがって、このチップ抵抗器Aにおいては、その製造後に、抵

抗値調整を行なうためのトリミングを行なう必要を無くすことができる。トリミングを無くすことができれば、その分だけチップ抵抗器Aのコスト低減が図られる。

### 【0036】

また、上述したチップ抵抗器Aの製造に際しては、従来技術とは異なり、金属板の一部に切削加工を施すことによって一対の電極を形成するといった必要はないため、製作作業の効率も良い。したがって、チップ抵抗器Aのコストをより低減することが可能である。

### 【0037】

図11～図13は、本願発明の他の実施形態を示している。これらの図において、上記実施形態と同一または類似の要素には、同一の符号を付している。

### 【0038】

図11(a), (b)に示すチップ抵抗器Aaは、抵抗体1の裏面10bの両端縁から適当な距離s2だけ離間した位置に一対の電極3が設けられ、かつ裏面10bのそれ以外の領域には絶縁層2Aが3箇所に分散して設けられた構成を有している（なお、図11～図13においては、各電極3に積層して形成されるハンダ層39を省略している）。このような構成のチップ抵抗器Aaにおいては、各電極3が抵抗体1の端縁から適当な距離s2だけ離間していることにより、各電極3の幅の縮小化が図られている。このため、一対の電極3のそれぞれの内側端縁30a間の抵抗値R1と、外側端縁30b間の抵抗値R2との差を小さくすることが可能である。したがって、たとえば面実装に用いられるハンダが不均一に塗布されていることに起因して、内側端縁30a寄りに偏った位置でハンダ付けがなされた場合と、外側端縁30b寄りに偏った位置でハンダ付けがなされた場合との抵抗値の差を小さくするのに好適となる。

### 【0039】

このようなチップ抵抗器Aaを製造するには、たとえば同図(c)に示すように、フレームFの各板状部1Aの片面上に、複数の絶縁層2Aを形成するとともに、それらの間に電極3を形成することにより、バー状の抵抗器集合体Aa'を形成する。次いで、仮想線C3で示す箇所において、この抵抗器集合体Aa'を切断

すればよい。

#### 【0040】

図12(a), (b)に示すチップ抵抗器A bは、絶縁層2 Aが略十字状に形成されていることにより、抵抗体1の裏面には4つの電極3が設けられている。このチップ抵抗器A bにおいては、4つの電極3を有しているために、たとえば次のような使用が可能となる。すなわち、4つの電極3のうち、2つの電極3を一対の電流用電極として用いるとともに、残りの2つの電極3を一対の電圧用電極として用いる。電気回路の電流検出を行なう場合、一対の電流用電極3については上記電気回路の電流が流れるように上記電気回路との電気接続を図る。一対の電圧用電極3には電圧計を接続する。チップ抵抗器A bの抵抗値は既知であるため、このチップ抵抗器A bの抵抗体1における電圧降下を上記電圧計を利用して測定すると、この測定値をオームの式にあてはめることにより、抵抗体1に流れる電流の値を正確に知ることが可能となる。また、上記した4つの電極3の配置は対称であるから、チップ抵抗器A bを上下反転させて実装しても不具合を生じないようにすることができる。

#### 【0041】

このチップ抵抗器A bを製造するには、たとえばフレームFの片面に形成する絶縁層2 Aを同図(c)に示すような形状とするとともに、上記片面の残余部分に電極3を形成することにより、バー状の抵抗器集合体Ab'を形成する。次いで、同図の仮想線C 4で示す箇所において抵抗器集合体Ab'を切断すればよい。

#### 【0042】

上記実施形態のように、本願発明においては、二対(4つ)の電極3を設けたチップ抵抗器を製造する構成とすることもできる。もちろん、二対以上の対をなすようにそれ以上の数の電極3を設けた構成としてもかまわない。チップ抵抗器の電極の総数を多くした場合、たとえばそれらのうちの一部の電極のみを使用するといった使用法も可能である。

#### 【0043】

図13(a), (b)に示すチップ抵抗器A cは、2つの電極3 aどうし、および2つの電極3 bどうしがそれぞれ対をなしており、かつ電極3 aと電極3 b

とは、互いに形状、サイズ、およびそれらの電極間寸法  $s_3$ 、 $s_4$  が相違したものとなっている。このチップ抵抗器 A c を製造するには、たとえばフレーム F の各板状部 1 A の片面に形成する絶縁層 2 A を、同図 (c) に示したような形状とともに、上記片面の残余部分に電極を 3 a、3 b を形成することにより抵抗器集合体 A c' を形成する。そして、同図の仮想線 C 5 で示す箇所において抵抗器集合体 A c' を切断すればよい。本実施形態から理解されるように、本願発明においては、複数の電極の形状やサイズなどを不揃いにしたチップ抵抗器の製造にも適用することができる。本願発明の製造方法により製造されるチップ抵抗器の電極のそれぞれの具体的な形状、サイズ、および配置などは限定されるものではない。

#### 【0044】

本願発明は、上述した実施形態の内容に限定されない。本願発明に係るチップ抵抗器の製造方法の各作業工程の具体的な構成は、種々に変更自在である。本願発明は、低抵抗のチップ抵抗器の製造に好適であるが、その抵抗値の具体的な値も限定されない。

#### 【0045】

チップ抵抗器の製造に用いるフレームも、上述した実施形態に限定されない。たとえば、図 14 (a) に示すように、複数の板状部 1 A が支持部 1 9 に片持ち状に支持された形態とすることも可能であり、必ずしも各板状部 1 A を支持部 1 9 に両端支持させていなくてもかまわない。また、同図 (b) に示すように、板状部 1 A と支持部 1 9 との連接部 1 7 を細幅に形成する場合には、板状部 1 A の幅方向中心から偏った位置に連接部 1 7 を設けた構成としてもかまわない。フレームの材質や板状部の具体的なサイズなどは、最終的に製造されるチップ抵抗器の仕様に応じて適宜選択できる事項である。

#### 【図面の簡単な説明】

##### 【図 1】

(a) は、本願発明に係るチップ抵抗器の製造に用いられるフレームの一例を示す斜視図であり、(b) は、その要部平面図である。

##### 【図 2】

図1に示すフレームを製造するためのプレートの斜視図である。

【図3】

(a), (b)は、本願発明に係るチップ抵抗器の製造方法の一例の一部の工程を示す斜視図である。

【図4】

(c), (d)は、本願発明に係るチップ抵抗器の製造方法の一例の他の工程を示す説明図である。

【図5】

(e), (f)は、本願発明に係るチップ抵抗器の製造方法の一例の他の工程を示す斜視図である。

【図6】

本願発明に係るチップ抵抗器の製造方法の一例の他の工程を示す斜視図である。

【図7】

図3～図6に示した製造方法により製造されたチップ抵抗器の一例を示す斜視図である。

【図8】

図7のVIII-VIII断面図である。

【図9】

図8の要部拡大断面図である。

【図10】

図7のX-X断面図である。

【図11】

(a)は、本願発明に係るチップ抵抗器の他の例を示す断面図であり、(b)は、(a)の底面図であり、(c)は、(a)に示すチップ抵抗器を製造する工程の一例を示す要部平面図である。

【図12】

(a)は、本願発明に係るチップ抵抗器の他の例を示す断面図であり、(b)は、(a)の底面図であり、(c)は、(a)に示すチップ抵抗器を製造する工

程の一例を示す要部平面図である。

【図13】

(a) は、本願発明に係るチップ抵抗器の他の例を示す断面図であり、(b) は、(a) の底面図であり、(c) は、(a) に示すチップ抵抗器を製造する際の工程例を示す要部平面図である。

【図14】

(a), (b) は、フレームの他の例を示す要部平面図である。

【図15】

従来のチップ抵抗器の一例を示す斜視図である。

【図16】

(a) ~ (e) は、従来のチップ抵抗器の製造方法の一例を示す説明図である。

【符号の説明】

A, A a ~ A c チップ抵抗器

F フレーム

1 抵抗体

1 A 板状部(フレームの)

2 A 絶縁層

2 B, 2 B' 絶縁層

2 C, 2 C' 絶縁層

3, 3 A' 電極

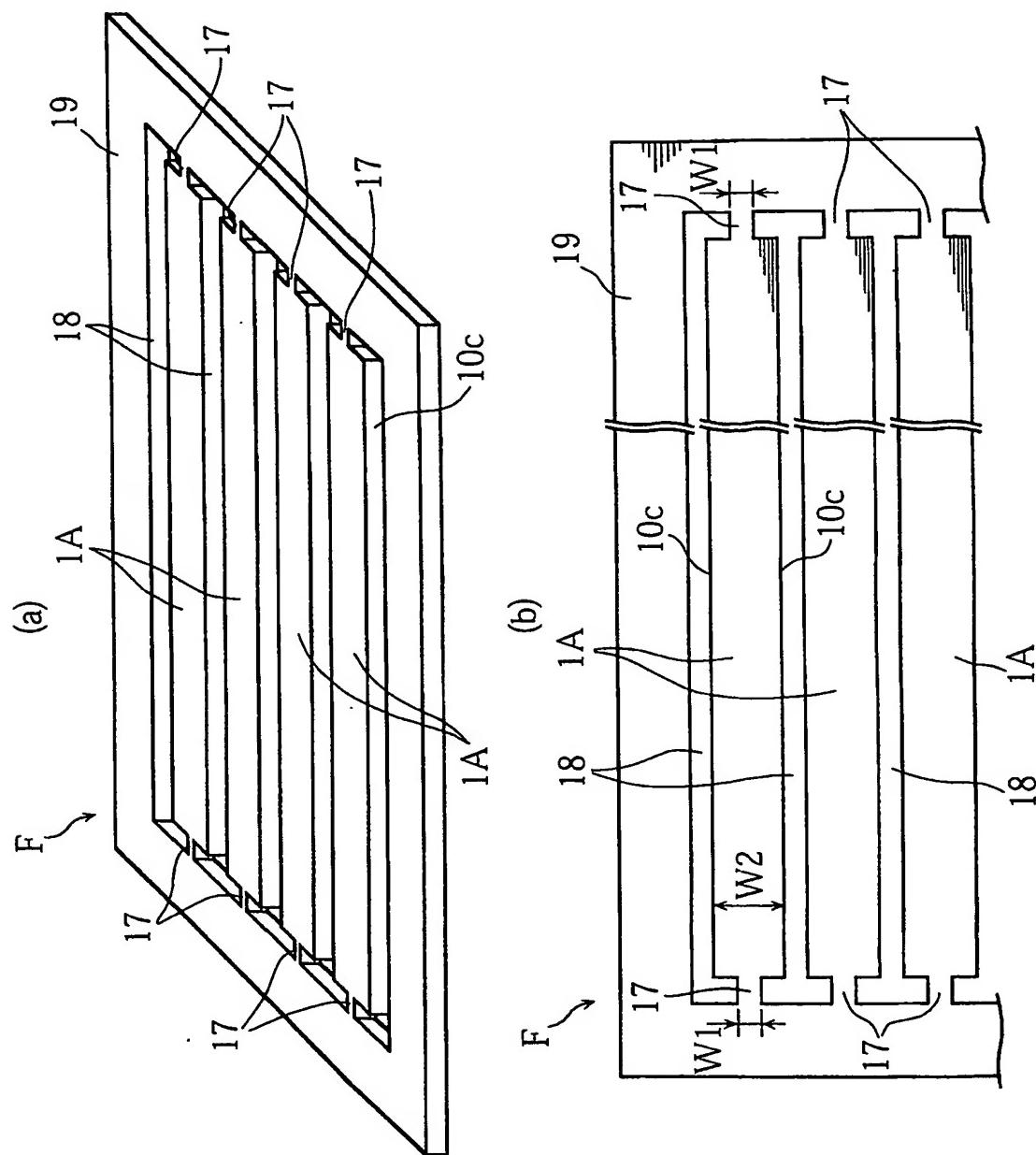
10 a, 10 b 表裏面

10 c 側面

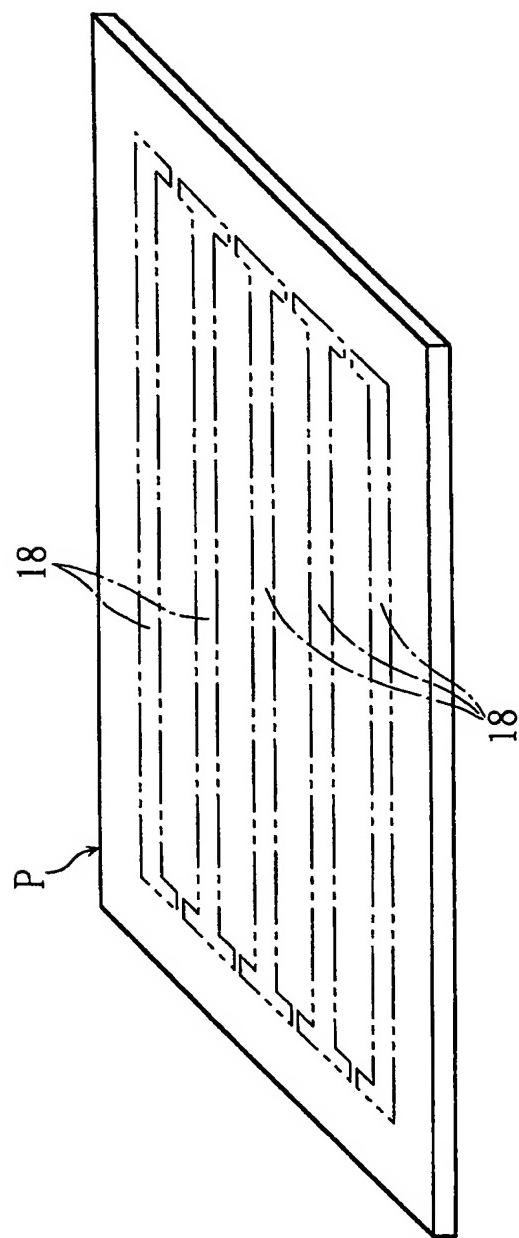
【書類名】

図面

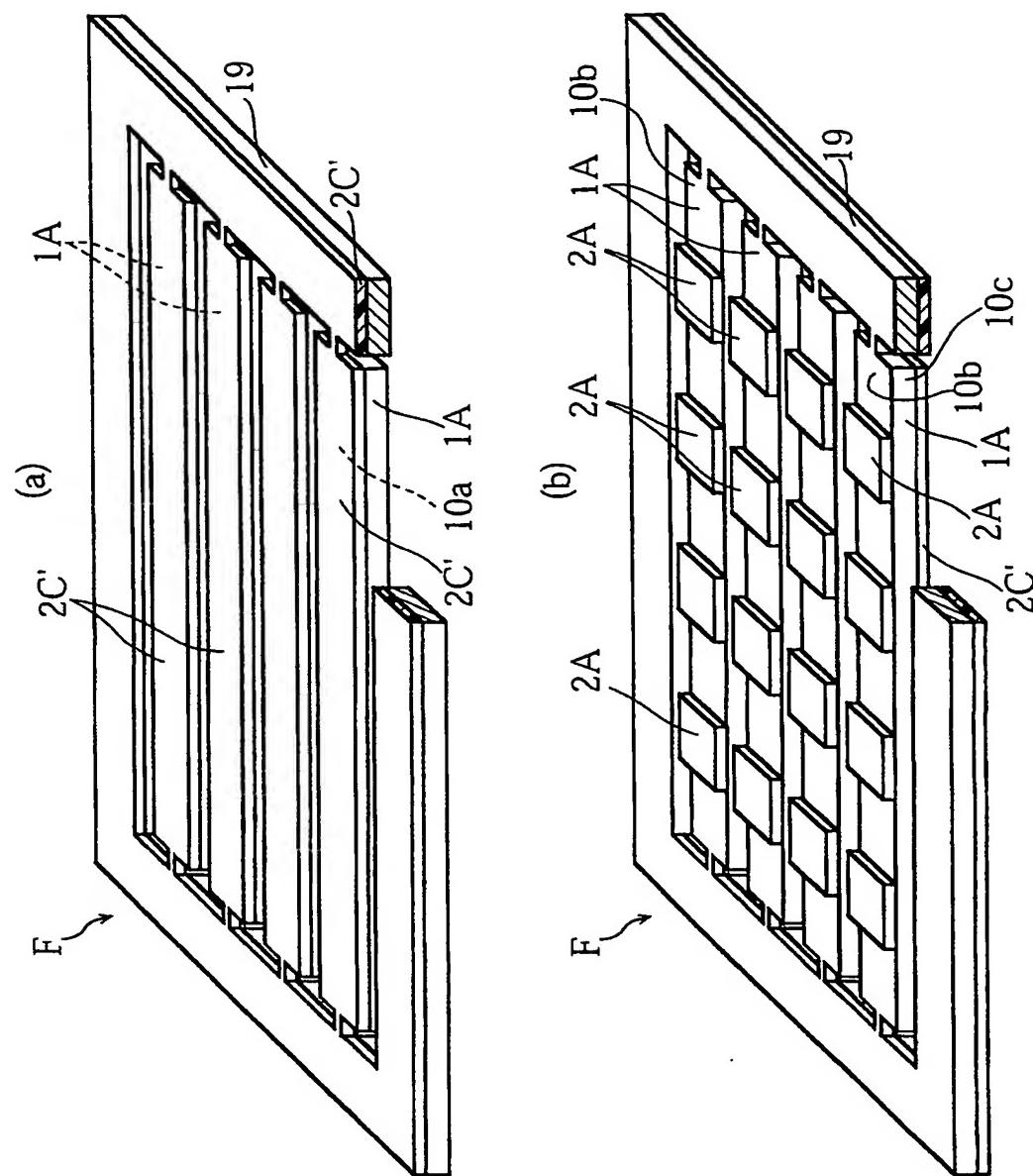
【図 1】



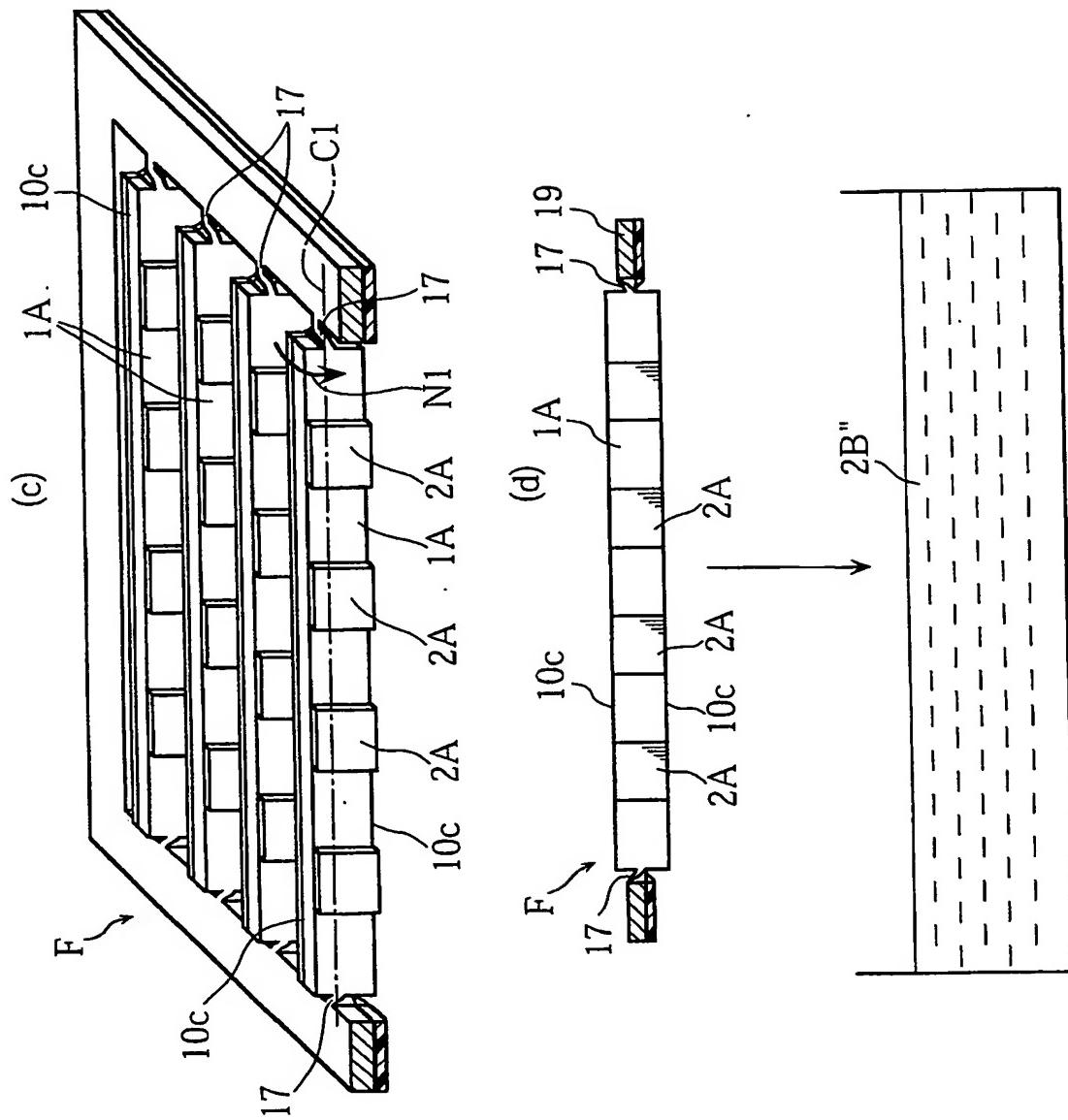
【図 2】



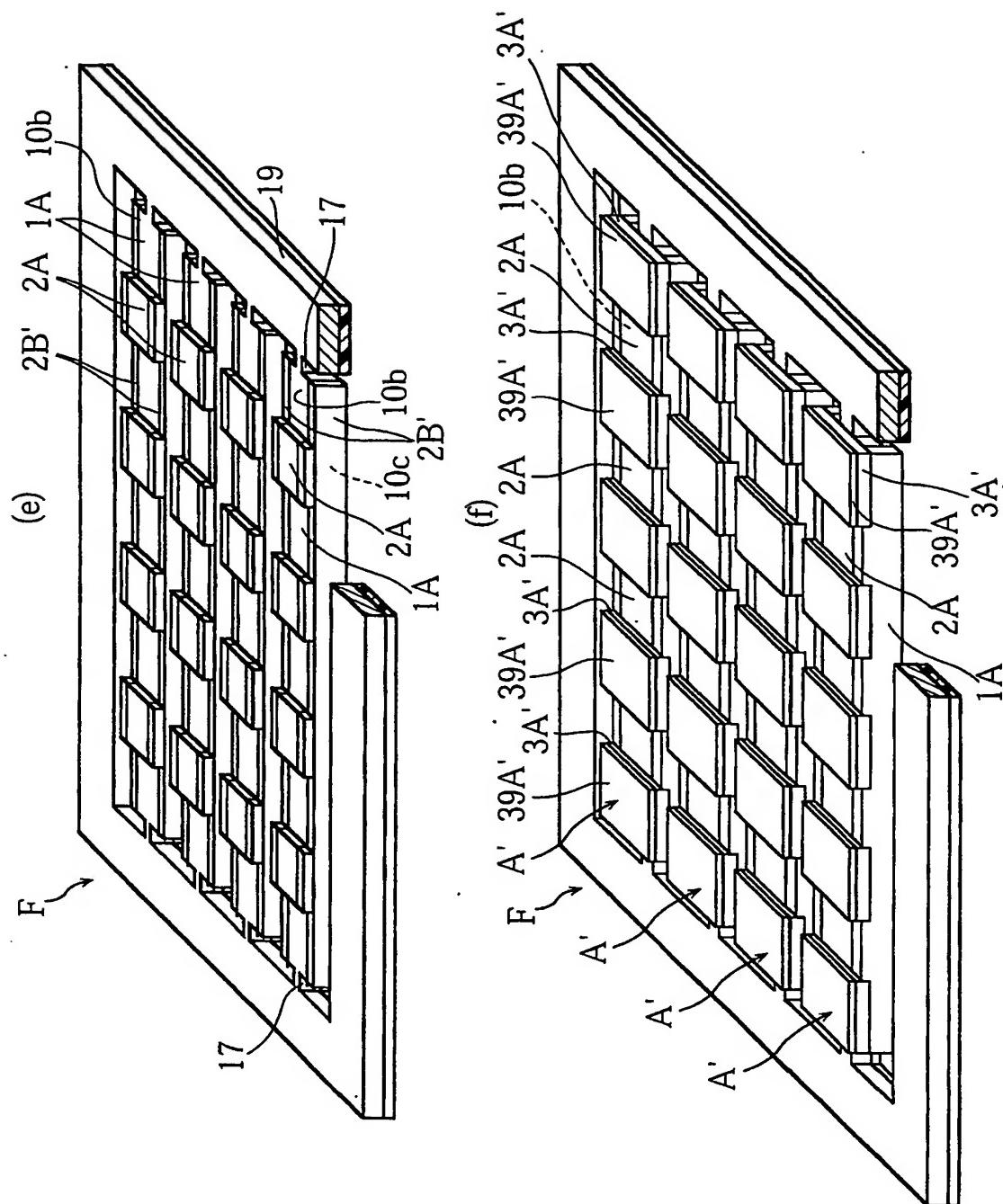
【図3】



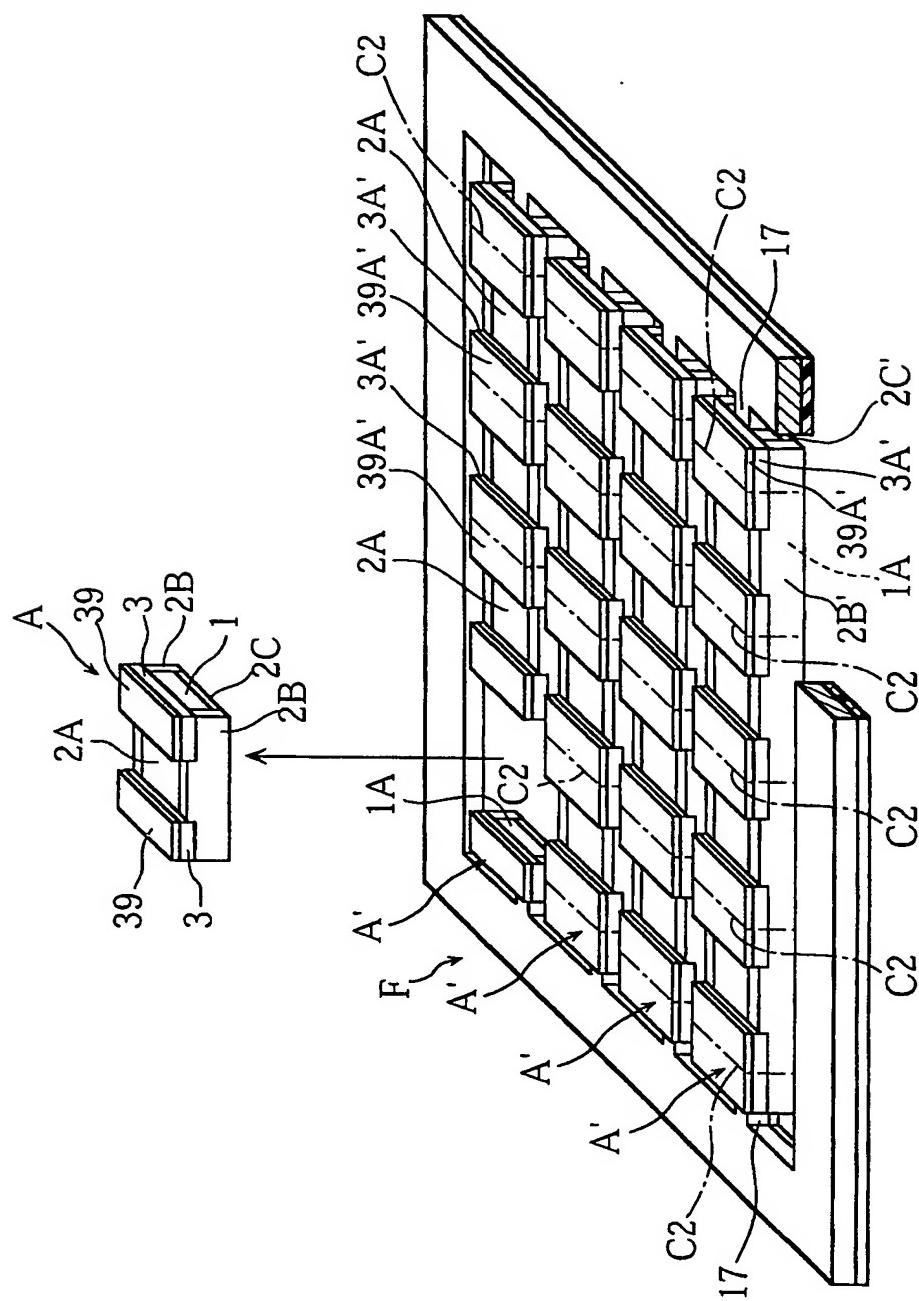
【図4】



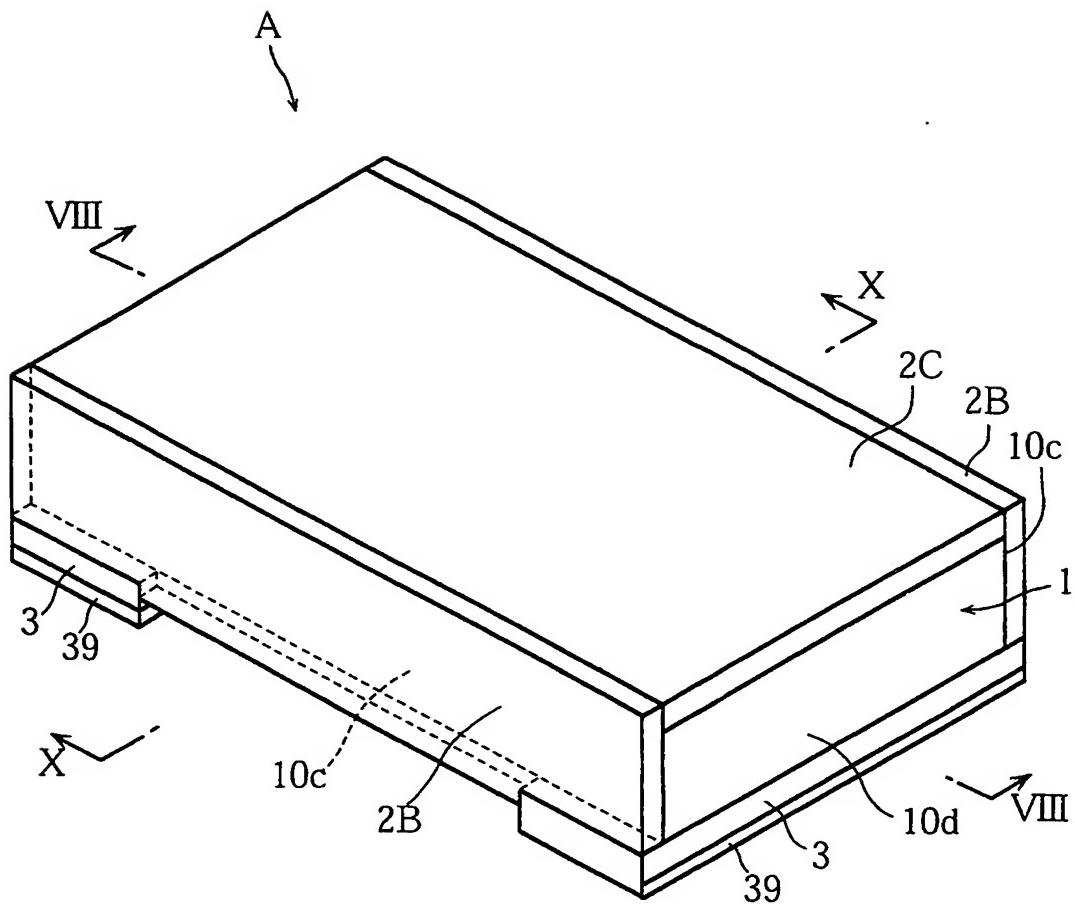
【图 5】



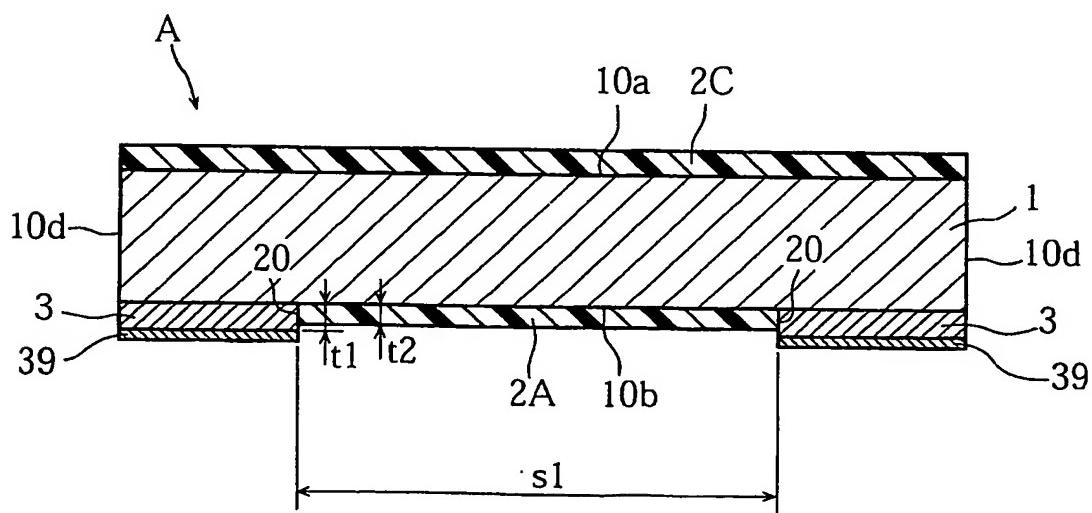
### 【图 6】



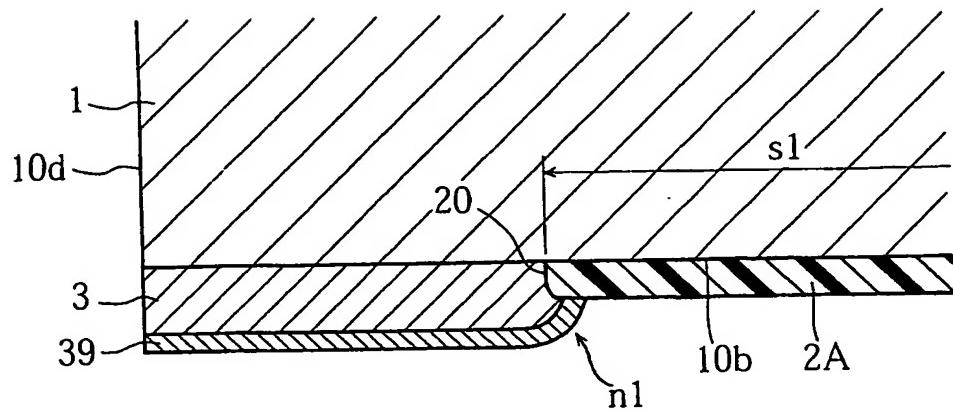
【図7】



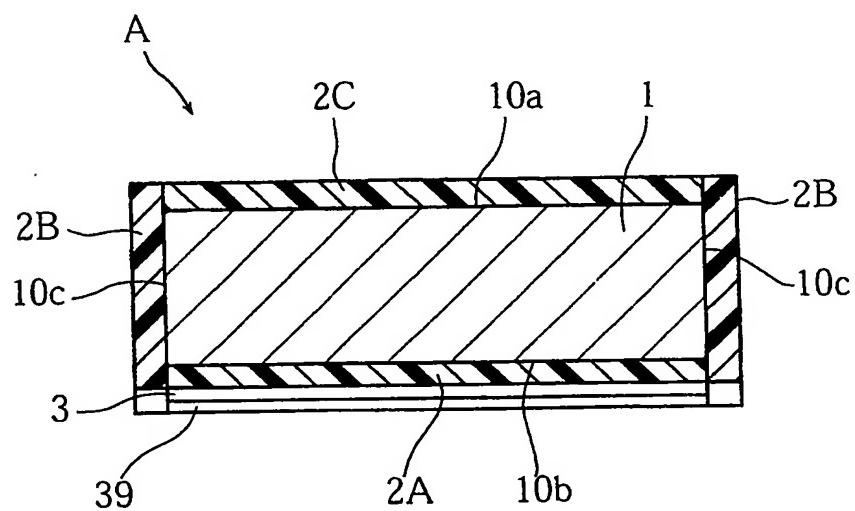
【図8】



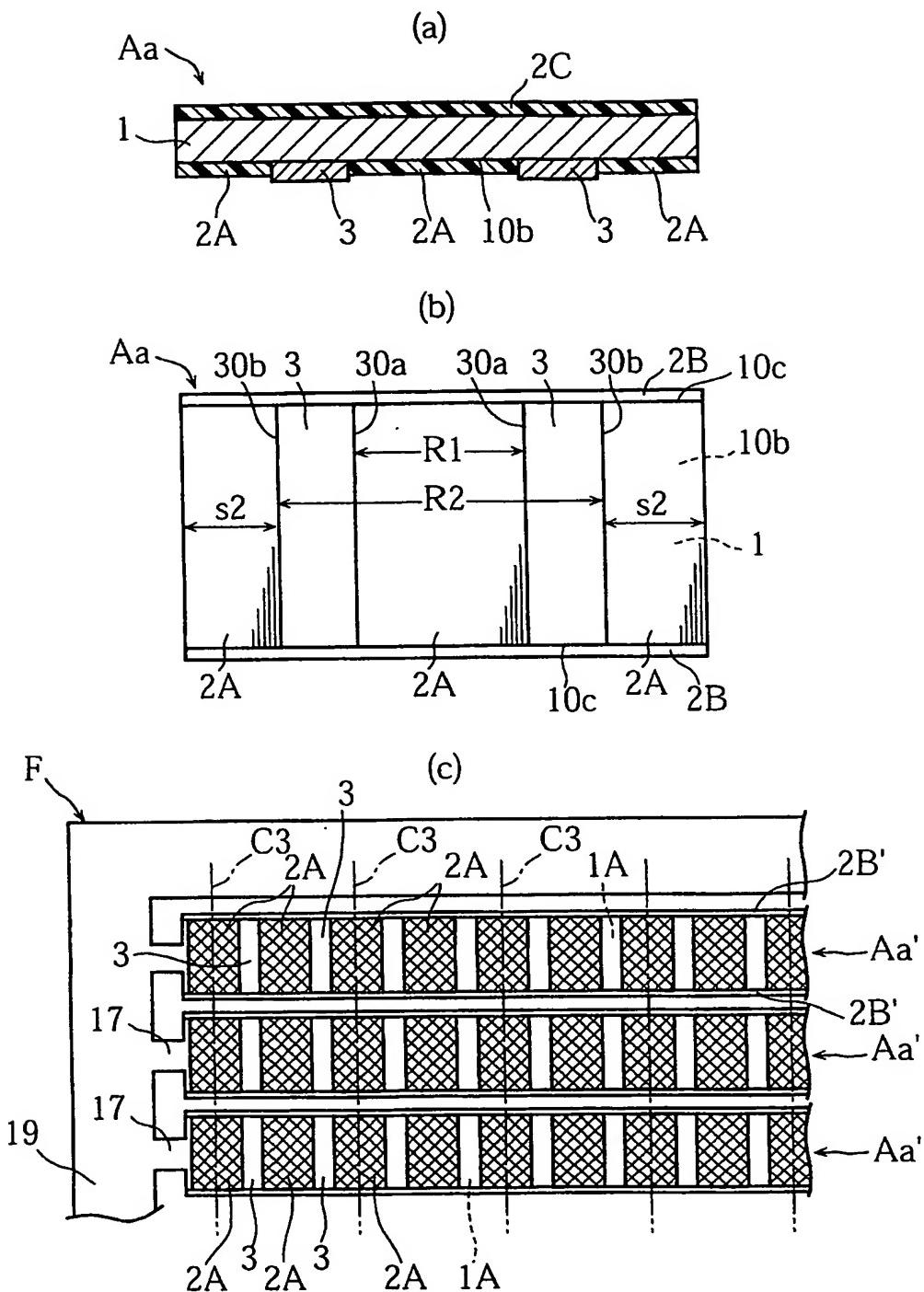
【図9】



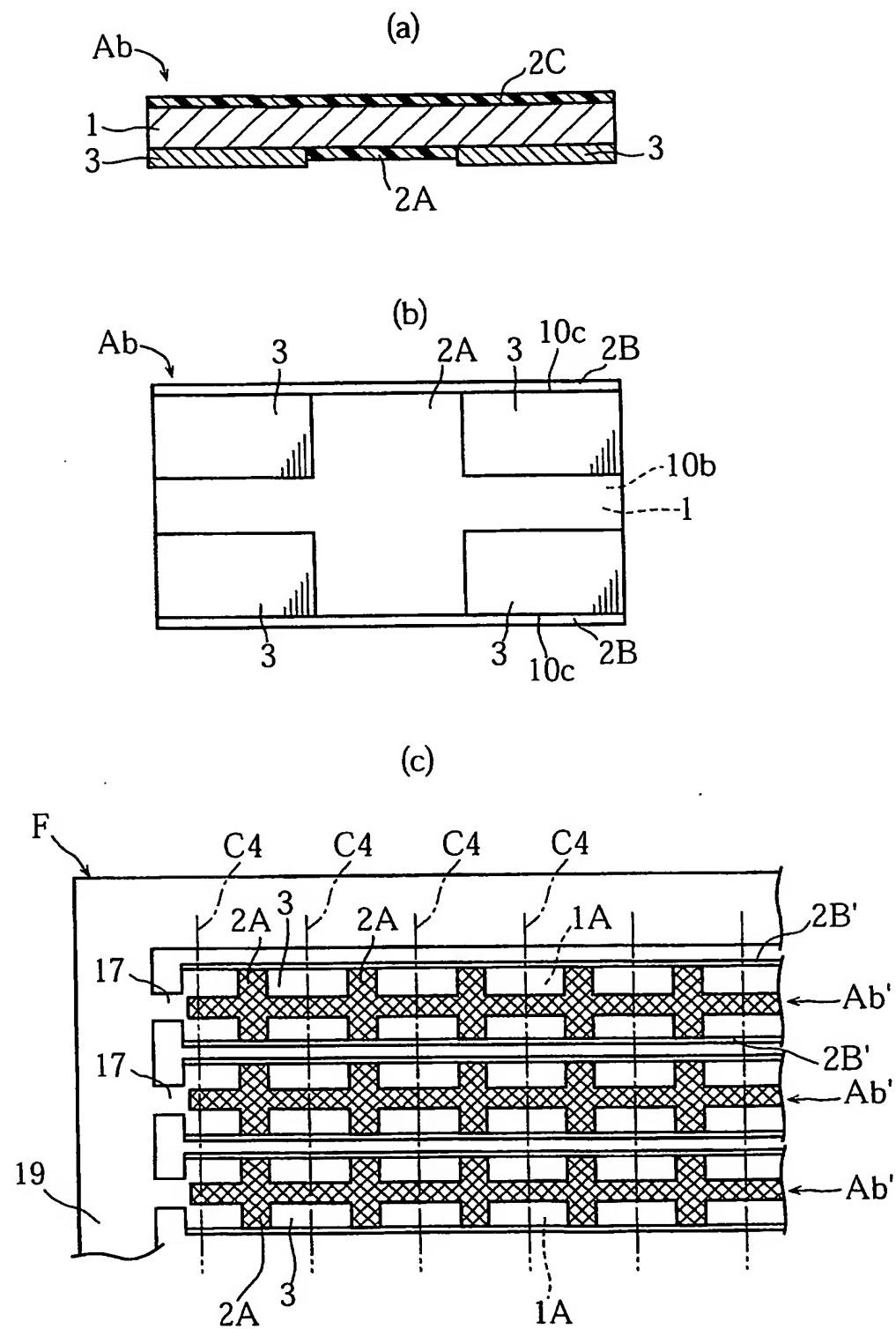
【図10】



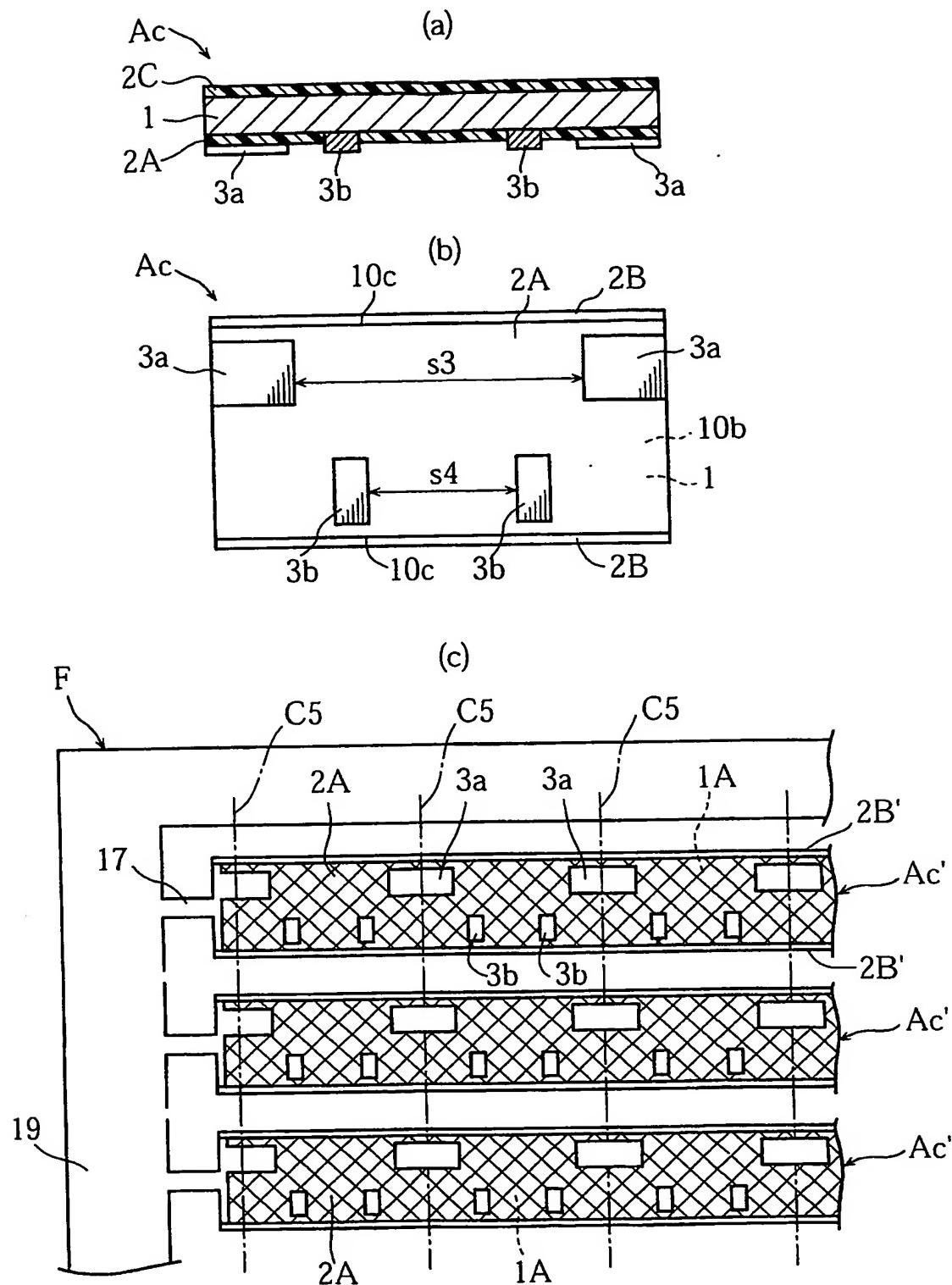
【図11】



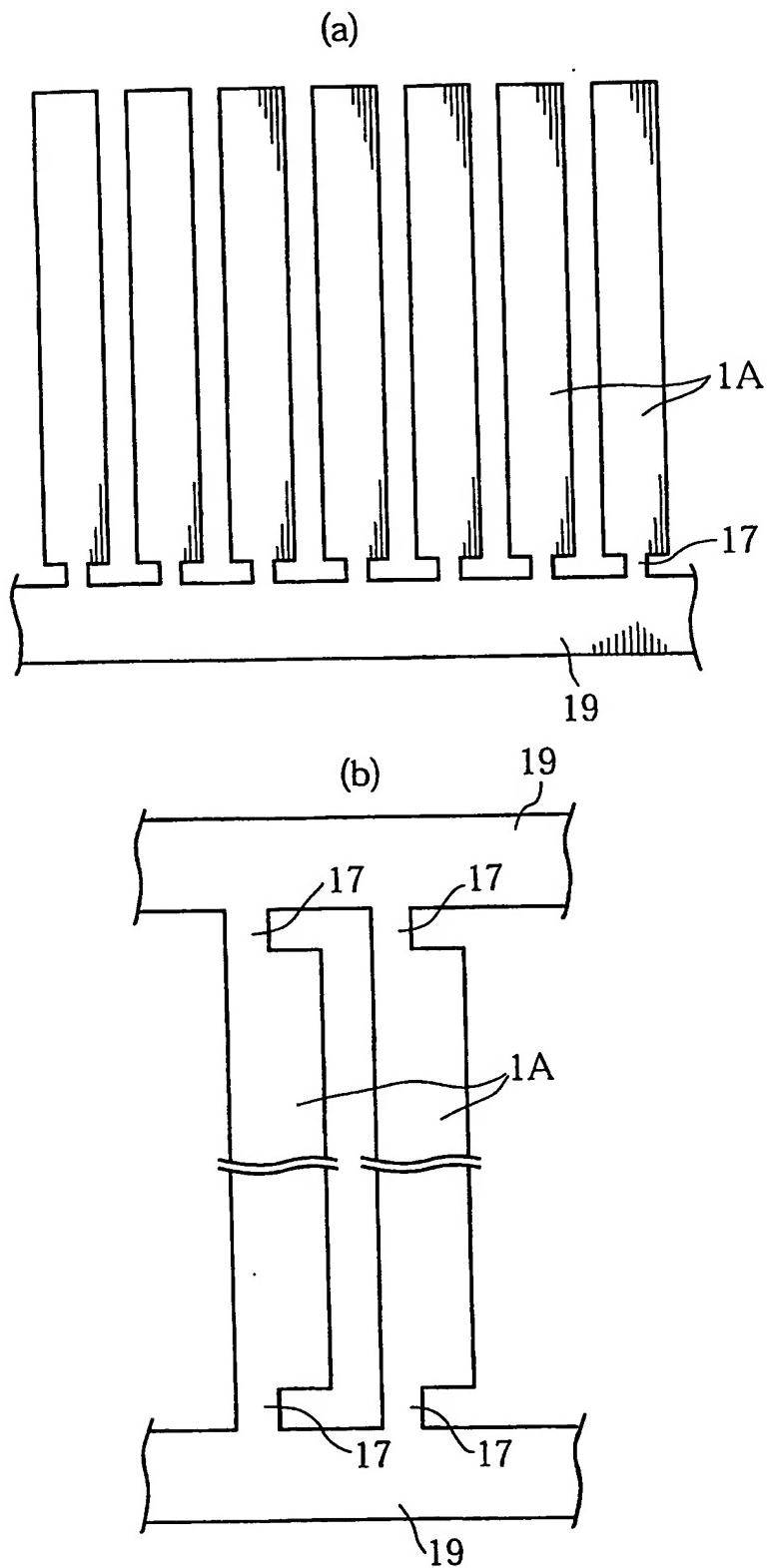
【図12】



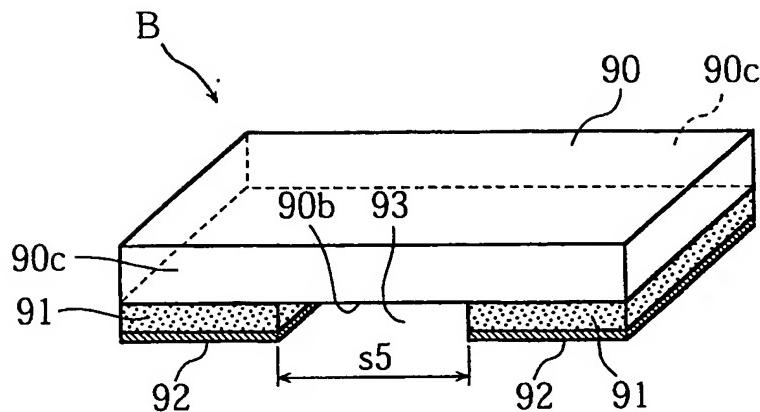
【図13】



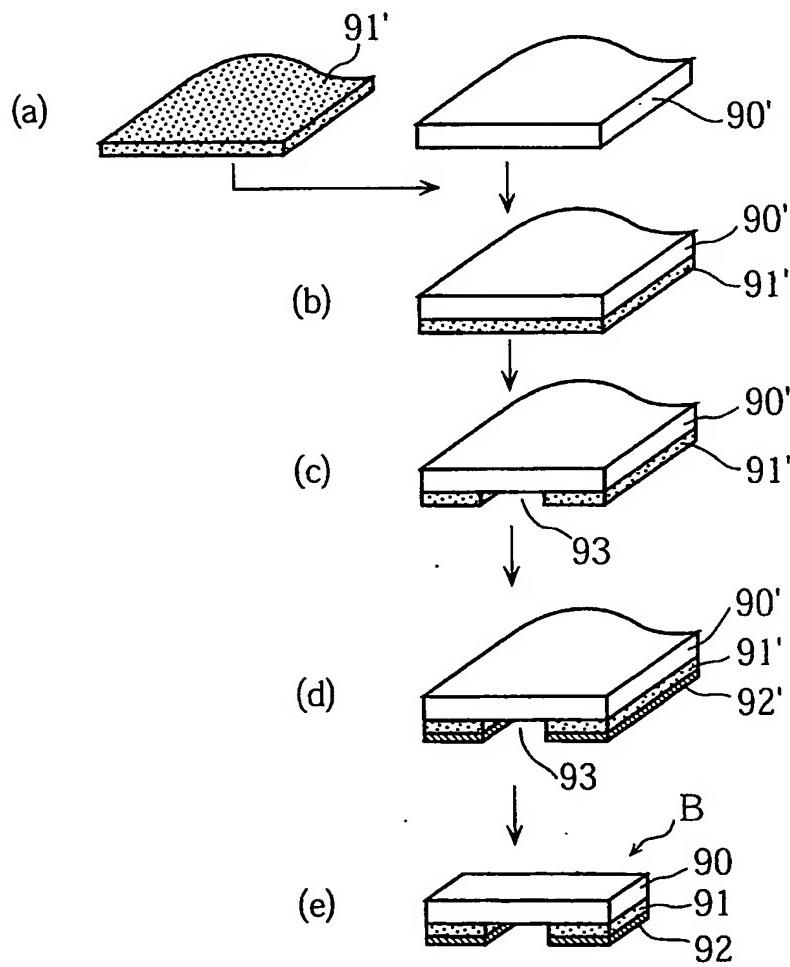
【図14】



【図15】



【図16】



【書類名】 要約書

【要約】

【課題】 抵抗体へのハンダ付着に起因して抵抗値に誤差が発生するといった不具合を解消し、または抑制することが可能なチップ抵抗器を効率良く、かつ適切に製造することが可能なチップ抵抗器の製造方法を提供する。

【解決手段】 フレームFの板状部1Aの表裏面10a, 10bのいずれか一方に、板状部1Aの長手方向に間隔を隔てて並んだ複数の電極3A' とこれら複数の電極3A' 間領域に位置する第1の絶縁層2Aとを形成するとともに、各板状部1Aの各側面10cに第2の絶縁層2Bを形成することにより、複数のバー状の抵抗器集合体A' を作製する工程と、各板状部1Aを複数のチップ状の抵抗体1とするように、各抵抗器集合体A' を複数のチップ抵抗器Aに分割する工程と、を有している。

【選択図】 図6

特願2002-348883

出願人履歴情報

識別番号 [000116024]

1. 変更年月日 1990年 8月22日

[変更理由] 新規登録

住所 京都府京都市右京区西院溝崎町21番地  
氏名 ローム株式会社